

Basic digital design

Hora	Sábado 22	Hora	Lunes	Martes	Miércoles	Jueves	Viernes	Sábado 29
09:30-11:30	Acreditación + Café	08:30 a 09:00	Acreditación			CAMTA	Día de la Industria	Laboratorio: TP FINAL
		09:00 a 11:00	Representación Binaria, punto flotante y punto fijo	Circuitos síncronos y retardo de compuertas	Laboratorio: TP FINAL			
11:00 a 11:30	Café							
11:30 a 13:00	Introducción a Verilog	11:30 a 13:00	Ejemplos de sistemas complejos	Caracterización FF	Laboratorio: TP FINAL			
13:00-14:30	Almuerzo	13:00 a 14:30	Almuerzo					
14:30 a 15:40	Diseño digital de circuitos combinacionales y secuenciales básicos	14:30 a 16:00	Laboratorio: Filtro FIR y PRBS	Laboratorio: BRAM y analisis de tiempo	Laboratorio: TP FINAL			
15:40 a 17:00	Diseño digital de circuitos combinacionales y secuenciales básicos	16:00 a 16:30	Café					
17:00 a 17:30	Café	16:30 a 18:00	Laboratorio: Filtro FIR y PRBS	Laboratorio: BRAM y analisis de tiempo	Laboratorio: TP FINAL			
17:30 a 19:00	Lab: Testbench e implementación de elementos básicos	18:00 a 19:00	Plenarias					
19:00 a 21:00	Libre	19:00 a 21:00	Acto Apertura	Laboratorio: BRAM y analisis de tiempo	Laboratorio: TP FINAL	Cocktail	Cierre	